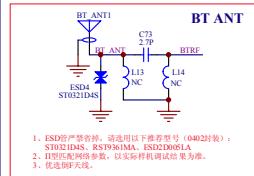


版本更新说明		
版本号	更新日期	更新说明
V1.0	2025.08.29	初始版本

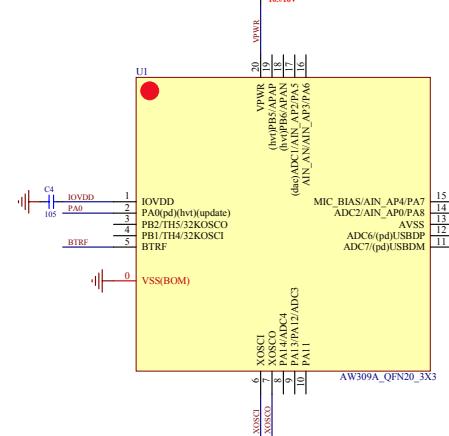
杰理方案咨询(QQ号:1418295957, 邮箱:fae@zh-jieli.com)

产品安全规范

10名词解析



- 、ESD管严禁省掉, 请选用以下推荐型号 (0402封装)
ST0321D4S、RST9361MA、ESD2D005LA
- 、II型匹配网络参数, 以实际样机调试结果为准。

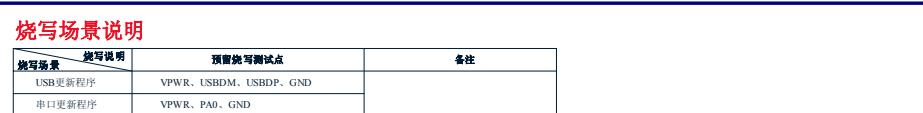


设计注意事项

AGND走线要

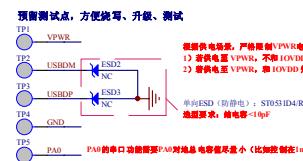
AGND处走线要求：

- 1、PCB AGND需要分池（分区AGND和GND）
- 2、AGND:线顺时针：音频设备AGND→主控AGND管脚→功放Bypass电容地或总电源地输入GND直接接
- 3、即MCU/ALUX/ADU等音频模块：单接大面积走线至主控AGND管脚，再从主控AGND管脚，单独接功放的Bypass电容地或总电源地输入GND直接接
- 4、跨接地线空间有限，可尝试修改接线点，如在AGND管脚处和主控的地GND直接接



烧写场景说明

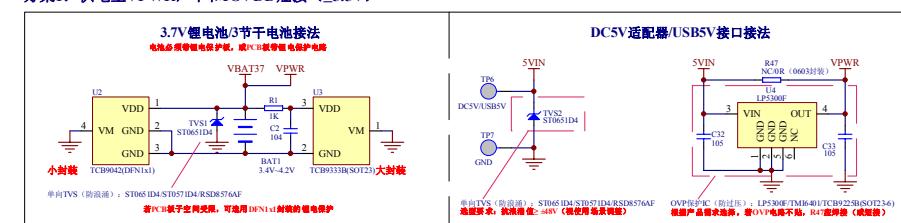
编写场景	预留烧写测试点	备注
USB更新程序	VPWR、USBDM、USBDP、GND	
串口更新程序	VPWR、PA0、GND	



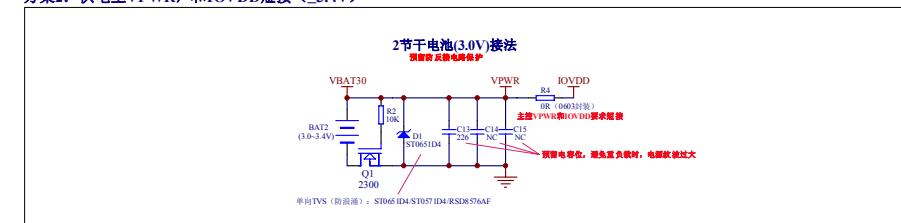
TEST POINT

供电场景	供电说明	输入电压	适用场景
供电至VPWR (不和IOVDD短接)		≤5.5V	如3.7V锂电池/3节干电池, DC5V适配器/USB5V接口等
供电至VPWR (和IOVDD短接)		≤3.4V	如2节干电池应用

方案1：供电至VPWR，不和IQVDD短接(<5.5V)



方案2：供电至VPWR₁和IQVDD直接($\leq 3.4V$)



MCU